

# Projet CEESAR - Banc de Test enregistreur

Banc de Test enregistreur  
LabVIEW RT & FPGA



## LE CHALLENGE

### OBJECTIF DU CLIENT

Tester la robustesse et la qualité de synchronisation d'un enregistreur qui sera utilisé pour la définition fonctionnelle des véhicules intelligents.

SUPERVISION

## LA SOLUTION

### REALISATION D'ARCALE

Le système permet de jouer différents "scénarios" prédéfinis. Une tâche périodique et déterministe (toutes les 10ms) écrit les trames CAN, la mise à jour d'une mire par des entrées sorties digitales (DIO), ainsi que le pilotage d'une alimentation et de l'enregistreur par des sorties analogiques (AO).

L'architecture se décompose en 2 parties :

- Une application **LabVIEW** permet à l'utilisateur de monitorer un essai

